1. Конвейеризация – технология, позволяющая нескольким блокам МП работать одновременно, совмещая дешиврование команды, операции АЛУ, вычисление эффективного адреса и циклы шины нескольких команд.
2. Суперскалярность - наличие более одного конвейера для обработки команд.
3. Динамическое исполнение – совокупность глубокого предсказания ветвлений, анализа потока данных и опережающего исполнения команд.
4. Глубокое предсказание ветвлений – одна из возможностей динамического исполнения, при которой с вероятностью >90% можно предсказать 1015 ближайших переходов.
5. Анализ потока данных – одна из возможностей динамического исполнения, при которой МП способен на 20-30 шагов вперед просмотреть программу и определить зависимость команд по данным или ресурсам.
6. Опережающее исполнение команд - одна из возможностей динамического исполнения, при которой МП P6 может выполнять команды в порядке, отличном от их следования в программе.
7. Блок удаления – конвейерное устройство, отслеживающее результат спекулятивно выполненных микроопераций. Если микрооперация более не зависит от других микроопераций, ее результат переносится на состояние процессора, и она удаляется из буфера переупорядочивания. Блок удаления подтверждает выполнение инструкций (до трех микроопераций за такт) в порядке их следования в программе, принимая во внимание прерывания, исключения, точки останова и промахи предсказания переходов.
8. Буфер переупорядочивания – пул инструкций, в котором содержатся как не выполненные пока микрооперации, так и уже выполненные, но еще не повлиявшие на состояние процессора.
9. Блок исполнительный устройств – конвейерное устройство, выбирающее инструкции из пула инструкций.
10. Блок резервирования – конвейерное устройство, отслеживающее в пуле микрооперации, готовые к выполнению.
11. Конвейер U – исполнительный конвейер, выполняющий любые команды семейства IA-32, включая целочисленные команды и команды с плавающей точкой.
12. Конвейер V – исполнительный конвейер, выполняющий только простые команды и некоторые команды с плавающей точкой.
13. Системная шина – канал, по которому процессор соединен с другими устройствами компьютера.
14. Микропроцессор – процессор, реализованный в виде одной микросхемы или комплекта из нескольких специализированных микросхем.
15. Арифметико-логическое устройство – блок процессора, служащий для выполнения арифметических и логических преобразований над данными.